This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

File 347: JAPIO Oct 1976-1994/Feb (c) JPO & JAPIO

Set Items Description

?S AN=JP 88131746 -

S1 1 AN=JP 88131746

?T S1/9/1

1/9/1

DIALOG(R)File 347:JAPIO

(c) JPO & JAPIO. All rts. reserv.

03004853

INTERFACE SYSTEM

PUB. NO.:

01-302453 [JP 1302453 A]

PUBLISHED:

December 06, 1989 (19891206)

INVENTOR(s): YAMASHITA TOMIO

APPLICANT(s): CANON INC [000100] (A Japanese Company or Corporation), JP

APPL. NO.:

63-131746 [JP 88131746]

FILED:

May 31, 1988 (19880531).

INTL CLASS:

[4] G06F-013/00; B41J-029/38; G06F-003/12; G06K-015/00

JAPIO CLASS:

45.2 (INFORMATION PROCESSING — Memory Units); 29.4

(PRECISION INSTRUMENTS -- Business Machines); 45.3

(INFORMATION PROCESSING - Input Output Units)

JAPIO KEYWORD:R131 (INFORMATION PROCESSING - Microcomputers &

Microprocessers)

JOURNAL:

Section: P, Section No. 1010, Vol. 14, No. 94, Pg. 148,

February 21, 1990 (19900221)

ABSTRACT

PURPOSE: To facilitate a processing for an error by notifying an error message corresponding to respective types of error statuses in terminal equipment.

CONSTITUTION: Asynchronous type serial data corresponding to the respective error statuses are transmitted from a printer 60 to a host computer 50. Consequently, the data are discriminated in a prescribed time, and when they are the serial data, the data are read and analyzed. Further, the error messages corresponding to the error statuses are displayed on a display device 50E. Thus, the message corresponding to paper shortage, paper clogging, ink shortage, etc., in the printer 60 is displayed.

25sep94 21:13:25 User381528 Session B267.3

\$1.92 0.016 Hrs File347

\$0.80 1 Type(s) in Format 9.

\$0.80 1 Types

\$1.00 View Fee

\$3.72 Estimated cost File347

\$0.05 SPRNTNET

\$3.77 Estimated cost this search

\$3.80 Estimated total session cost 0.025 Hrs.

@公開特許公報(A)

®Int. Cl. ⁴ G 06 F 13/00 29/38 3/12 B 41 J G 06 F G 06 K 15/00

庁内整理番号 識別記号 3 0 1

平成1年(1989)12月6日 43公開

-7230-5B6822--2C

-5B

請求項の数 1 (全5頁) 未請求 7208-5B 審査請求

インターフエースシステム の発明の名称

> 頭 昭63-131746 创特

願: 昭63(1988)5月31日 田田

夫 @発 明 キャノン株式会社 人 顯 ①出

東京都大田区下丸子3丁目30番2号 キャノン株式会社内

東京都大田区下丸子3丁目30番2号

弁理士 谷 義 一 四代 理 人

1. 発明の名称

・ィンターフェースシステム

2. 特許請求の範囲

1) 南末极器でのエラーステータスにかかるデー タを転送するための信号線と、

該信号線に前記エラーステータスにかかるシリ アルデータを供給するシリアルデータ供給手段

前記信号級に転送される前記シリアルデータを 受信するシリアルデータ受信手段と、

なシリアルデータ受信手段が受信した前記シリ アルデータの内容を刊別するシリアルデータ刊別

該シリアルデータ 刊別手段によって刊別される 内容に応じた告知を行なう告知手段と を具えたことを特団とするインターフェースシス テム.

3. 発明の詳細な説明

(産業上の利用分野)

本発明はインターフェースシステムに関し、詳 しくはブリンタ等の埼末根母におけるエラーステ ータスをホストコンピュータ等の主機器へ告知す る協構を具えたインターフェースシステムに関す

(世来の技術)

従来、この種のインターシステムとしては、A えばセントロニクス社のパラレルインターフェー ス規格学説のものが普及している。

第4図は上述した標準的インターフェースにお ける端子番号とこれに対応した信号名を示してい

図中、ほ号FAULT(32) はブリンタ等、端末収置 に何ずかのエラーが発生したことを示す信号、個 号BUSY(li)は端末概器がデータ受信不可能状型を 示す信号、信号 SELECT(13) はホストコンピュータ ずの主政器とのオンライン状態を示す信号、信号

PE(12)はブリンタの記録用紙切れを示す 区号、 区号ACK(10) は満末収器がデータを受信したとなに 発生する信号、信号STROBEは満末収器へデータを 送信するときの同期信号である。

第5 図および第6 図は従来例におけるブリンタ にエラーが発生した場合の信号波形図 およびエ ラー表示処理のフローチャートである。

第 6 図に示す処理はホストコンピュータにおいて実行される処理であり、ステップ 561 でデータ 送信を行ない、ステップ 562 でブリンタ 関から信 号 ACK が送られてきたか否かを判断する。 信号 ACK が送られてくる 展りデータ 送信 は可能であり、ステップ 561 へ戻りデータ 送信を続ける。

ブリンタ側では、データを受信すると所定時間内に信号ACK を送信するものであるが、何等かのエラーが発生し、信号ACK が送信されない場合には、第5図に示すように信号FAULLがアクティブとなる。これと同時にデータ受信不可能を示す信号BUSYがアクティブとなり、ホストコンピュータのオンライン状態を示す信号SELECTがインアクテ

たものであり、その目的とするところはエラース テータス用送信線で送信するエラーステータス信 号をシリアルデータ信号とすることにより領末機 器におけるエラーを詳細に知ることが可能なイン ターフェース装置を提供することにある。

(認題を解決するための手段)

ィブとなる。また、エラーの内容がブリンタにお ける記録用紙切れである場合、信号PEがアクティ ブとなる。

ステップS63 では、上述したようにアクティブとなった信号FAULT を受信し、ステップS64 で信号PEの受信の有無を判断する。信号PEが有る場合、ステップS65 で用紙切れ表示を行ない、無い場合には、ステップS66 においてエラーの内容については特定できないが、何等かのエラーが発生したことを示す表示を行なう。

(発明が解決しようとする課題)

しかしながら、上述したインターフェース 芸歴 は一方向送信方式であるため、エラーステータス を送信するための送信線が少なく、上述した例で は記録用紙切れを示すエラーステータス 用送信貸 のみであり、空き送信線を利用するとしても、送 信できるエラーステータスの種類はそれ程多くは ならないという問題点があった。

本発明は上述した従来の問題点に鑑みてなされ

(作用)

以上の構成によれば、端末収替、例えばブリンタで発生する様々なエラーステータスの各々に応 じたエラーメッセージが告知される。

(夹运闭)

以下、図面を参照して本発明の実施例を詳細に 説明する。

第1 図は本発明の一実施例にかかり、主視器と 端末限器とで構成されるシステムのブロック図で あり、同図において、50は主機器としてのポスト コンピュータ、60は端末极器としてのブリンタで ある。

ホストコンピュータ50は、ブリンタ60との間の 信号投受の制御等システム全体の制御を実行する CPUSOA、第2図にて後述する処理手順等、システム全体の処理手順を格納するROMSOB、CPUSOAの ワークエリアとしての記憶領域を有するRAMSOC、 およびブリンタ60との間の信号投受のためのイン ターフェース500 を有する。また、ホストコン ピュータ 50には、ブリンタ 60のエラーの種類に広 じたエラー表示等、システムの状型を表示するた めのディスプレイ 50E が投続される。

ブリンタ60も同様にブリンタ全体の制御にかかる CPU60A、 ROM60B、 RAM60C、 およびインターフェース 60D を有し、 さらに、例えばインクジェット記録ヘッドや抵送り扱携等で構成されるメカユニット 60E を具える。

第2回は第1回に示した構成に基づくデータ送信およびブリンタエラー表示処理のフローチャートである。

处理が起動されると、ステップ S201、 S202 および S203で、第 6 図のステップ S61 、 S62 および S63 の処理と同様、データ送信を行ない、プリンタ 60で何らかのエラーが生じた場合、信号 FAULT を受信する。

ところで、本発明の一実施例にかかるインターフェースシステムにおいては、低切れを示す信号 PEの送信線を用い、ブリンタ 5 0からホストコン ピュータ 5 0 ヘエラーステータスの各々に対応した

はインターフェースシステムに本発明が適用されていない場合であるが、ステップ 520gへ進み、信号PEがアクティブかインアクティブか を刊別する。アクティブの場合、ステップ 5210で記録用紙切れの表示を行ない、インアクティブの場合、ステップ 5211でブリンタ 60に何らかのエラーが発生している旨の表示を行ない、本処理を終了する。

以上説明したように、本実版例によれば、本発明のインターフェースシステムを適用した場合、ブリンタの様々なエラーステータスの各々に対応したエラーメッセージの表示がなされ、 设作者がエラーに対して容易に対応することが可能となった。

また、本実施例によれば、従来のインターフェースの装置を変更することなく、従来のブリンタあるいは本発明インターフェースシステムを有するブリンタのいずれをも用いることが可能となった。

非同期型シリアルデータを送信するように構成される。

従って、ステップ S204では、所足時間内に連続して信号PEを扱み取り、ステップ S205で、この間に信号PEが変化するかどうか、すなわち、第3 回に示すようにシリアルデータが構成されているか否かを判断する。

シリアルデータである場合、ステップ 520 5へ進み、データの読み取りを行ない、ステップ 520 7で データを解析する。すなわち、シリアルデータが 示すエラーステータスが何であるか を刊別する。ステップ 520 8では刊別されたエラーステータスに 対応したエラーメッセージをディスプレイ 50 E に表示し、本処理を終了する。

これにより、例えば抵切れ、抵づまり、インク 切れ等ブリンタ 60における様々なエラーステータ スの各々に対応したメッセージを表示することが 可能となる。

ステップ S 2 0 5 において、信号 P E が シリアルデータを構成していないと判断された場合、この場合

(発明の効果)

以上の説明から明らかなように、本発明によれ は満末及替、例えばブリンタで発生する様々なニ・ラーステータスの各々に応じたエラーメッセージ が存知される。

この結果、操作者は過末機器に生ずるエラーの 状理を詳細に知ることができ、エラーに対する処 型が容易になった。

4. 図面の筒単な説明

第1 図は本発明の一実送例にかかり、主機器と 端末収器とで構成されるシステムのブロック図、

五 2 図は本発明の一実筋例にかかる処理手順を 示すフローチャート:

第3回は本発明の一実施例にかかる信号PEのは 成を示すデータ波形図、

第4回は従来のインターフェース英型における 調子番号とこれに対応する信号名を示す説明図、

第5図は従来例における抵無し放出時の信号を 形図、 第6図は従来例におけるデータ送信およびエ ラー表示処理のフローチャートである。

¨ 50…ホストコンピュータ、

50A.50A - CPU .

508.608 - ROM .

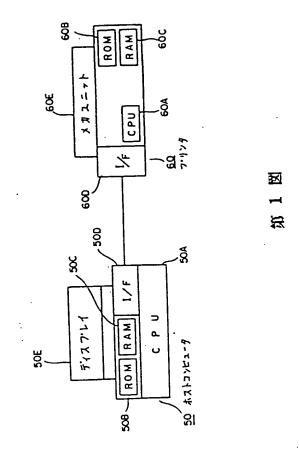
50C. 60C -- RAW .

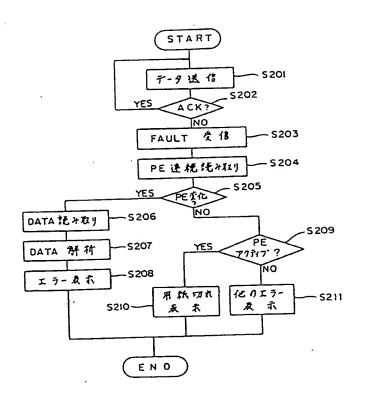
.. 500.800 ーインターフェース(1/F) 、

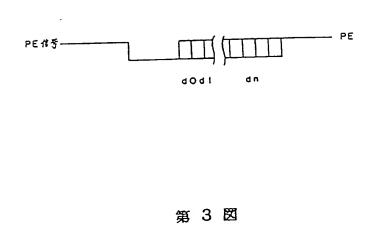
SOE ーディスプレイ、

・ 605 ーメカユニット、

PE一抵切れ信号。

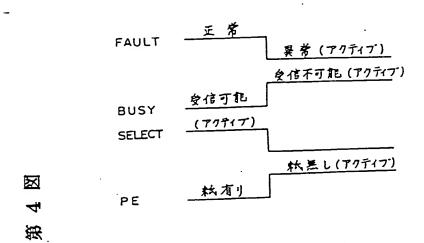




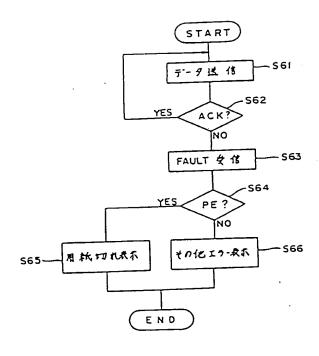


第 2 図

才 的	1 t t
r P	OUNT USED
作多	
0 Z	
本	+++++++++++++++++++++++++++++++++++++++
18 8 B	> STROBE
NO	



第 5 図



第 6 図